

# AnyWireASLINKマスタユニット対応CPU一覧表

2019. 6. 25

株式会社エニワイヤ



## RJ51AW12AL MELSEC iQ-R—AnyWireASLINK マスタユニット

装着可能ユニット		装着可能枚数 ※1	装着可能ベースユニット		
ユニット種別	形名		基本 ベースユニット	増設 ベースユニット	
CPUユニット	シーケンサ CPU	R00CPU	最大 64 枚	○	○
		R01CPU			
		R02CPU			
		R04CPU			
		R08CPU			
		R16CPU			
		R32CPU			
		R120CPU			
	CC-Link IE 内蔵 CPU	R04ENCPU	最大 63 枚	○	○
		R08ENCPU			
		R16ENCPU			
		R32ENCPU			
		R120ENCPU			
	プロセス CPU	R08PCPU	最大 64 枚	○	○
		R16PCPU			
		R32PCPU			
		R120PCPU			
	安全 CPU	R08SFCPU-SET	最大 64 枚	○	○
		R16SFCPU-SET			
		R32SFCPU-SET			
R120SFCPU-SET					
C 言語コントローラユニット	R120CCPU-V	最大 63 枚	○	○	

○：装着可能、×：装着不可能

※1 CPUユニット、C言語コントローラユニットの入出力点数範囲内でユニットを装着してください。

装着台数は、空きスロットを含んだ数です。空きスロットの入出力点数を0点にしても、ユニット1台として数えられます。

ユニットによっては、使用する電源ユニットの定格出力電流により最大装着台数まで装着できないことがあります。各ユニットの消費電流を考慮してシステムを構築してください。

**LJ51AW12AL** MELSEC-L-AnyWireASLINK マスタユニット

装着可能ユニット		増設ブロック数	装着可能ユニット数 ※1	最大構成 ※2
ユニット種別	形名			
CPU ユニット	L02SCPU L02SCPU-P L02CPU L02CPU-P	最大 2 ブロック	・基本ブロック： 最大 10 ユニット ・増設ブロック： 最大 11 ユニット	30 ユニット ・基本ブロック：9 ユニット ・増設ブロック 1：10 ユニット ・増設ブロック 2：11 ユニット
	L06CPU, L06CPU-P L26CPU, L26CPU-P L26CPU-BT L26CPU-PBT	最大 3 ブロック		40 ユニット ・基本ブロック：9 ユニット ・増設ブロック 1：10 ユニット ・増設ブロック 2：10 ユニット ・増設ブロック 3：11 ユニット
ヘッドユニット	LJ72GF15-T2	増設不可	最大 10 ユニット	10 ユニット

※1 電源ユニット、CPU ユニット、ヘッドユニット、表示ユニット、増設ユニット、RS-232 アダプタおよびENDカ  
 ーは含みません。

※2 装着可能な入出力ユニット、インテリジェント機能ユニットおよびネットワークユニットの合計ユニット数で  
 す。

**QJ51AW12AL** MELSEC-Q-AnyWireASLINK マスタユニット

装着可能ユニット		装着可能枚数 ※1	装着可能ベースユニット ※2		
ユニット種別	形名		基本 ベースユニット	増設 ベースユニット	
CPUユニット	ベーシック モデル QCPU	Q00JCPU	最大 8 枚	○	○
		Q00CPU	最大 24 枚	○	○
		Q01CPU			
	ハイパフォー マンス モデル QCPU	Q02CPU	最大 64 枚	○	○
		Q02HCPU			
		Q06HCPU			
		Q12HCPU			
		Q25HCPU			
	プロセス CPU	Q02PHCPU	最大 64 枚	○	○
		Q06PHCPU			
		Q12PHCPU			
		Q25PHCPU			
	二重化CPU	Q12PRHCPU	最大 53 枚	×	○
		Q25PRHCPU			
ユニバーサル モデル QCPU	Q00JCPU	最大 8 枚	○	○	
	Q00UCPU	最大 24 枚			
	Q01UCPU				
	Q02UCPU	最大 36 枚			

		Q03UDCPU	最大 64 枚		
		Q04UDHCPU			
		Q06UDHCPU			
		Q10UDHCPU			
		Q13UDHCPU			
		Q20UDHCPU			
		Q26UDHCPU			
		Q03UDECPU			
		Q04UDEHCPU			
		Q06UDEHCPU			
		Q10UDEHCPU			
		Q13UDEHCPU			
		Q20UDEHCPU			
		Q26UDEHCPU			
		Q50UDEHCPU			
		Q100UDEHCPU			
	ユニバーサル モデル QCPU 高速タイプ	Q03UDVCPU	最大 64 枚	○	○
		Q04UDVCPU			
		Q06UDVCPU			
		Q13UDVCPU			
Q26UDVCPU					
C 言語コントローラユニット	Q06CCPU-V-H01	最大 64 枚	○	○	
	Q06CCPU-V				
	Q06CCPU-V-B				
	Q12DCCPU-V				
	Q24DHCPU-V	最大 62 枚			

○ : 装着可能、× : 装着不可能

※1 CPU ユニットのI/O 点数範囲内に限ります。

※2 装着可能ベースユニットの任意のI/O スロットに装着できます。

### 【備考】

- ・ C 言語コントローラユニットで使用する場合は、三菱電機株式会社作成のC 言語コントローラユニットユーザーズマニュアルを参照してください。

### 【マルチCPU システムへの対応】

- ・ QJ51AW12AL は、初品からマルチCPU システムに対応しています。
- ・ マルチCPU システムでQJ51AW12AL を使用する場合は、最初に三菱電機株式会社作成のQCPU ユーザーズマニュアル（マルチCPU システム編）を参照してください。

## 【オンラインユニット交換について】

・ QJ51AW12AL は、オンラインユニット交換には対応していません。

### **FX5-ASL-M** MELSEC iQ-F-AnyWireASLINK マスタユニット

シリーズ名	適合バージョン	接続可能台数
FX5U シーケンサ	Ver. 1.050～	1台 ※2
FX5UC シーケンサ ※1	Ver. 1.050～	1台 ※2

※1 FX5UCCPU ユニットと接続時は、FX5-CNV-IFC または FX5-C1PS-5V が必要です。

※2 FX3U-128ASL-Mと併用はできません。

### **FX3U-128ASL-M** MELSEC-F-AnyWireASLINK マスタブロック

シリーズ名	適合バージョン ※2	接続可能台数
FX3G シーケンサ	Ver. 1.00～	1台
FX3GC シーケンサ ※1	Ver. 1.40～	1台
FX3U シーケンサ	Ver. 2.20～	1台
FX3UC シーケンサ ※1	Ver. 2.20～	1台

※1 FX3GC/FX3UC シーケンサとの接続時は、FX2NC-CNV-IF または FX3UC-1PS-5V が必要です。

※2 バージョン番号は、D8001/D8101をモニタし、下3桁の値で知ることができます。

---

## お問い合わせ窓口

株式会社エニワイヤ

テクニカルサポートダイヤル

メールでのお問い合わせ

ウェブからのお問い合わせ

**TEL 075-952-8077**

info@anywire.jp

http://www.anywire.jp

【受付時間 9:00～18:00(土日祝除く)】